



简介

创芯工坊致力于以互联网+技术赋能传统集成电路行业,为传统集成电路生产流程提供更为安全高效的安 全生产管理模式!为了满足用户对于芯片安全烧录、授权控制以及定制化生产的需求,创芯工坊推出了"安全 授权盾(ICWKEY)",以下简称为 ICWKEY,作为创芯工坊烧录器 PowerWriter 离线授权的一种辅助工具,负责控 制授权次数和生成授权密钥,可以确保生产时,目标芯片+PowerWriter+ICWKEY 整个链路层数据的安全,确保 用户的固件不被非法访问,确保用户手上保留唯一的授权控制权限,防止未经授权拷贝的可能,ICWKEY 完全 掌握在用户手中,安全可靠,下图是工作流程示意图:



ICWKEY 提供了向量矩阵加密 (Matrix) 和椭圆曲线数字签名 (ECDSA) 两种 UID (Unique Chip ID) 授权算法,也提供 SDK 供用户开发自定义授权算法,以满足用户的不同需求。我们提供了目标芯片如何使用 UID 授权算法的范 例程序,也提供了 ICWKEY 的 Windows 软件 ICWKEY.exe,用户可以将 ICWKEY.exe 随机生成的授权算法源代码 导入到自己的程序。

用户在阅读本文档时需注意以下约定:

本文档的示例目标芯片为 STM32F103RG, 用户可在实际使用中灵活调整;

示例中出现的相对路径都是相对于 ICWKEY. exe 软件的默认安装路径;

本文档的功能可能在产品更新迭代中,和实际产品会存在一定的出入,请以实际产品为准。



	目录	
1	快速使用指南	3
	1.1 USB 驱动安装	3
	1.2 设置项目名称和通讯密钥	4
	1.3 生成 UID 授权算法	6
	1.4 目标程序加入 UID 算法重新生成固件	9
	1.5 PowerWriter 保存项目	11
	1.6 离线烧录目标芯片	12
	1.7 验证烧录	12
2	安全机制	12
	2.1 ICWKEY 自身的安全性	12
	2.2 UID 向量矩阵加密(Matrix)介绍	13
	2.3 UID 椭圆曲线数字签名(ECDSA)介绍	14
	2.4 如何开发自定义加密算法	14
	2.5 安全优化的 UID 授权使用范例	15
3	软件功能详细介绍	16
	3.1 菜单	16
	1. 文件	16
	2. 执行	17
	3. 帮助	17
	4. 语言	17
	3.2通讯设定	17
	3.3 项目配置->设备配置	17
	3.4 项目配置->UID 算法	18
	3.5 项目配置->日志信息	19
4	UID 授权目标芯片使用范例	19
	4.1 向量矩阵加密(Matrix)目标芯片程序范例	19
	4.2 椭圆曲线数字签名 (ECDSA) 目标芯片程序范例	20
5	注意事项	21
	5.1 导出的 UID 授权算法源代码必须根据目标芯片进行修改	21
	5.2 务必保管好项目文件和密码	23
	5.3 UID 授权在芯片中的存储位置不能和用户代码区重叠	23
6	常见问题	26
	6.1 USB 驱动安装不成功	26
	6.2 如何判断 PowerWriter 和 ICWKEY 连接成功	26
	6.3 如何确认数据已经正确烧录到目标芯片	26
	6.4 为什么加入了 UID 校验,程序调式时不能通过校验	26
	6.5 程序应该预留多大空间存放 UID 授权密钥	26
	6.6 烧录失败的原因	26
	6.7 烧录后二次回读或校验失败	27
7	联系我们	27
8	版本历史	28



1 快速使用指南

1.1 USB 驱动安装

ICWKEY 使用 USB 虚拟串口(Virtual COM Port)和电脑连接,首次连接到电脑,需要安装驱动,如果电脑是 Win10 系统,系统会自动完成驱动安装,如果是比 Win10 更早的系统需要手动安装,安装包在 USB driver\STSW_STM32102_V1.4.0,先阅读 readme.txt,然后双击 VCP_V1.4.0_Setup.exe 启动解压,安装包将 被解压到:

C:\Program Files (x86)\STMicroelectronics\Software\Virtual comport driver,根据电脑系统以管理员 模式启动安装包:

Step1)解压

ady to Install the Program			
The wizard is ready to begin installation	n.		
If you want to review or change any o exit the wizard.	f your installation :	settings, dick Back.	Click Cancel to
Soture Turnou			
setup i ype:			
IVDICAL			
Destination Folder:		-	
Destination Folder: C:\Program Files (x86)\STMicroele	ctronics\Software\		
Destination Folder: C:\Program Files (x86)\STMicroeler User Information:	ctronics\Software\		
Destination Folder: C:\Program Files (x86)\STMicroele User Information: Name:	ctronics\Software\		
Destination Folder: C:\Program Files (x86)\STMicroeler User Information: Name: Company:	ctronics\Software\		
Destination Folder: C:\Program Files (x86)\STMicroeler User Information: Name: Company:	ctronics\Software\		
Destination Folder: C:\Program Files (x86)\STMicroeler User Information: Name: Company:	ctronics\Software\		

Step2) 启动安装

→ 此电脑 → Windows (C:) →	Program Files (x86) →	STMicroelectronics	Software > Virtu	ial comport	t driver > Win7
* ^	名称 个	CALLE	修改日期	类型	大小
*	💐 dpinst_amd64.exe	▲ 641业杀统	2010/7/23 21:28	应用程序	XP玄统也使
*	S dpinst_x86.exe		2010/7/23 21:28	应用程序	いう田的広告
#	🥑 stmcdc.cat	32位系统	2010/7/22 19:18	安全目录	用这里的驱动
	🗟 stmcdc.inf		2010/7/4 0:52	安装信息	



Step3) 安装成功

设备驱动程序安装向导		
	正在完成设备驱动程序安装向导	
	此计算机上成功地安装了此驱动程序。 现在您可以将设备连接到此计算机。如果此设备附有说明, 请先阅读。	
	驱动程序名 状态 ✓SIMicroelectronics可以使用了	
i过中脑没久签理界可	 < <u><上一步(B)</u> 完成 取消 	
 ✓ 員 満口 (COM 和 LPT) ↓ ITMicroelectronics \ 	Virtual COM Port (COM10)	
 ● 打印机端口 (LPT1) 通信端口 (COM1) 通信端口 (COM2) → 通信端口 (COM2) 	常规 講口设置 驱动程序 详细信息 事件 STMicroelectronics Virtual COM Port (COM10)	
 > 」 监视器 > > 鏈盘 > > 人体学输入设备 > 】 软件设备 	雇性(P) 设备实例路径	
 → 両音、视频和游戏控制器 → 副标和其他指针设备 → 適用まに分析な制器 	值(V)	

口是随机分配的, VID&PID是固定的

1.2 设置项目名称和通讯密钥

通用串行总线设备

网络适配器

ICWKEY 需要和 PowerWriter 配合使用,两者必须使用相同的项目名称和通讯密钥才能完成通讯: Step1)在 PowerWriter. exe 选择目标芯片型号

创芯工坊科技(深圳)有限公司 ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD.

PowerWriter1.0.0.1 [E	Build:2020-03-24 18:25:44]		
文件(F) 执行(E) 帮助(H) 语言		
🛛 👛 🚺 💋	1 🖸 🕑 🔽 🙆 🌔	8	
加快录器设置	选项字节 🚺 Program Memory		
芯片设置			Pow
MCU型号:	1 选择芯片	● 应用设置 (注:此说明不限于当	前版本,对于
Select Chip	. /hin		×
芯片品牌列表:	芯片系列列表:	芯片型号列表:	
STM32	STM32F0 Series	STM32F102x4	^
STM8	STM32F1 Series	STM32F102x6	
	STM32F2 Series	STM32F102x8	
	STM32F3 Series	STM32F102xB	
	STM32F4 Series	STM32F103x4	
	STM32F7 Series	STM32F103x6	
	STM32G0 Series	STM32F103x8	
	STM32G4 Series	STM32F103xB	
	STM32H7 Series	STM32F103xC	
	STM32L0 Series	STM32F103xD	
	STM32L1 Series	STM32F103xE	
	STM32L4 Series	STM32F103xF	
	STM32L5 Series	2 STM32F103xG	
	STM32WB Series	STM32F105x8	
		STM32F105xB	
		STM32F105xC	
		STM32F107xB	
		STM32F107xC	~
	14	The second secon	
	1977年19月1日	<u> </u>	

根据目标芯片选择正确的型号,此处仅是示例

Step2)设置项目名称和通讯密钥(包括密码和初始向量)

序列号设置	数重设置	品和芯片检测	信号输出	控制 UID加速	密设置
请选择加密模式: IcwKey授权			~		
1IcwKey模	夬授权				
密 码:	密码: ************************************				随机生成
初始向里: ************************************					
项目名称:	SafeLic_4	3709995	授权地址	0x080FFF80	保存配置

Step3)修改授权地址





修改授权地址: 0x080FFF80=>0x0800FF80;

Step4)将项目名称和通讯密钥复制到 ICWKEY. exe 项目配置界面

通讯设定				
项目名称	ICWorkshop	选择设备 COM18 🔍		
密码(L->H) [*******	***** 刷新设备	[1][1][1][1][1][1][1][1][1][1][1][1][1][
向 重(L->H) [******	*****		
同配置			一创植工坊	
受备配置 UID算法	去 日志信息		创芯工坊科技(深圳)有限公司 网址: https://www.icworkshop.com	
新项目名称	SafeLic_43709995		电话: 400-1568-598	
新密码(L->H)	******		曲箱: cs@icworkshop.com	
新向里(L->H)	******	*****		
设备序列号 Ox	0000002	☑使能授权工具		
JID最小值(含) 0x	000000000000000000000000000000000000000	☑允许固件升级		
JID最大值(含) 0x	000000000000000000000000000000000000000	□限制UID授权范围		
受权数量	10000 3	☑允许更新UID算法		
可配置次数	65535	☑开启日志记录	04/03-09:42:47:121> 侦测到有设备插入 04/03-09:42:47:360> 设备已拔出	
实际剩余配置次数	65535	读取目标配置	04/03-09:42:47:863> 侦测到有设备插入 04/03-09:42:55:389> 自动设备规划	
			04/03-09:42:55:474> 酉以成功	
设备更新			04/03-09:42:55:500> 成功读取目标设备配置, 项目代号:ICWorkshop	

①连接一个 ICWKEY 设备;

②将 PowerWriter 设置的项目名称和通讯密钥复制到 ICWKEY 项目配置窗口;

③设置授权次数;

④设置 ICWKEY 可配置次数(非常重要),用户可以决定 ICWKEY 是一次性使用还是可以重复多次使用。

1.3 生成 UID 授权算法

ICWKEY 支持了两种加密算法: 向量矩阵加密(Matrix)和椭圆曲线数字签名(ECDSA)

前者是通过将目标芯片的 Unique Chip ID 与一组用户设定 Key 进行算术运算和位操作,计算出另外一组 Key,

创芯工坊科技(深圳)有限公司 ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD.

运算负荷和资源开销极小,后者是一种非对称加密算法,破解难度极大,但是运算负荷和资源开销较大,下面 以向量矩阵加密为例:

项目配置		
设备配置 UID) UID加密算法		
回重矩阵加密 密钥长度 1 随机生成Ke	 (Vector) chipID长度 12 端序模式 Littile-er 0xF1D71103 0xD37DD2B4 0xF2140C84 編輯WID代码(修改设置需要重新编辑) 	ndiar ~

向量矩阵加密算法编辑器	×
<pre>//The following code may warn in KEIL(MDK), ignore it static void ChipUIDAlgo(char pUserID[], char pChipID[], char pKey[]) { pKey[0] = pChipID[0] & pUserID[0] * pChipID[8] pUserID[8] ; pKey[1] = pUserID[10] * pChipID[5] * pChipID[8] - pUserID[10] ; pKey[2] = pChipID[4] * pChipID[2] * pUserID[4] - pChipID[5] ; pKey[3] = pChipID[11] & pUserID[5] ^ pUserID[4] - pChipID[5] ; pKey[4] = pUserID[8] ^ pChipID[8] pChipID[4] + pChipID[2] ; pKey[5] = pChipID[6] ^ pUserID[7] + pChipID[2] pUserID[6] ;</pre>	
<pre>pKey[6] = pChipID[3] + pUserID[4] ^ pChipID[1] * pChipID[1] ; pKey[7] = pUserID[8] * pUserID[8] pUserID[2] * pChipID[4] ; pKey[8] = pUserID[6] - pChipID[8] * pChipID[6] + pUserID[8] ; pKey[9] = pChipID[11] pUserID[5] + pChipID[4] ^ pUserID[5] ; pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; pKey[11] = pChipID[6] + pChipID[5] pChipID[0] - pUserID[4] ; } 自定义修改说問</pre>	
对自动生成的结果不满意?可以这样操作:选中 pChipID[x](如pChipID[2]), pUserID[x](如 pUserID[3] 运算符(^ &+-*)中的一个,将会自动弹出修改列表.(操作方法:鼠标拖拉选中)), 任意
随机生成 随机生成 检查代码 등出源码 编译并保存	0

①随即生成矩阵,未保存的项目,每次打开此对话框都会随机生成矩阵,已保存项目则不会;

②保存矩阵。

保存 UID 算法后,将项目内容下载到 ICWKEY,新建项目将弹出保存对话框,请妥善保管密码,否则无法再次 打开项目文件





	创减工坊	×
请输入密码		
选择路径	Users\KingSea\Desktop\TargetIC_Example_Matrix_v1.03_Test\cortex_chipid_bind	ing\SafeLic_43709995.uprj
	保存项目	

下载前的 ICWKEY



下载后的 ICWKEY





1.4 目标程序加入 UID 算法重新生成固件

重新回到 UID 算法编辑器,导出 UID 加密源代码(cortex_chipid_binding.h&cortex_chipid_binding.c),保 存到用户的开发项目,这里使用的是示例程序,路径在 TargetIC_Example\TargetIC_Example_Matrix_v1.03



重新编译生成新固件(芯片烧录档案),示例固件为:

TargetIC_Example\TargetIC_Example_Matrix_v1.03\MDK-ARM\TargetIC_Example\TargetIC_Example.bin,

用户也可以使用 TargetIC_Example. hex;

创芯工坊科技(深圳)有限公司 ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD.

C:\Users\KingSea\Desktop\TargetIC	Example_Matrix_v1.03\MDK-ARM\TargetIC_Example.uvprojx - µVision - 🛛	\times
File Edit View Project Flash Debug	Peripherals Tools SVCS Window Help	
9 CH 📓 🖉 👗 🖬 😭	- (+ - +) 🥐 1弦 1弦 標 標 1/2 / 後 🖄 DEVICEINFO_START_ADD 🗟 🛷 🔍 🌒 🔶 🔿 🔗 🚓	. - 4
😵 🔛 🎬 🔹 - 📖 🕍 TargetiC_E	ample 🖂 🔊 ᡖ 🗣 🧇 🎯	
Project 🚺 🛛 🕂 🛛	cortex_chipid_binding.h	▼ ×
 Project: TargetIC_Example TargetIC_Example Application/User stm32f1xx_it.c stm32f1xx_hal_msp.c Drivers/STM32F1xx_HAL_Driv Drivers/CMSIS cortex_chipid_binding.c cortex_chipid_binding.h CMSIS 	<pre>42 */ 43 44 45 */ 45 */ 46 static void ChipUIDAlgo(char pUserID[], char pChipID[], char pKey[]) 47 - { 48 pKey[0] = pChipID[0] & pUserID[0] * pChipID[8] + pUserID[8] ; 49 pKey[1] = pUserID[10] * pChipID[5] * pChipID[8] - pUserID[10] ; 50 pKey[2] = pChipID[4] * pChipID[2] * pUserID[4] - pChipID[5] ; 51 pKey[3] = pChipID[11] & pUserID[5] ^ pUserID[5] pChipID[4] ; 52 pKey[4] = pUserID[8] ^ pChipID[8] pChipID[4] + pChipID[2] ; 53 pKey[5] = pChipID[6] ^ pUserID[7] + pChipID[2] pUserID[6] ; 54 pKey[6] = pChipID[8] + pUserID[4] ^ pChipID[1] ; 55 pKey[7] = pUserID[8] * pUserID[8] pUserID[2] * pChipID[4] ; 56 pKey[9] = pChipID[11] pUserID[8] * pChipID[6] + pUserID[8] ; 57 pKey[9] = pChipID[11] pUserID[5] + pChipID[4] ^ pUserID[5] ; 58 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 50 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 51 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 53 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 54 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 55 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 56 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 57 pKey[9] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 58 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 59 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 50 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 51 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 52 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 53 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 54 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 55 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 55 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 56 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 57 pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7] ; 58 pKey[10] = pChipID[2] + pChipID[4] - pUs</pre>	
Project Books Func	<pre>59 pkey[11] = pcnipib[6] + pcnipib[6] pcnipib[0] - poserib[4] ; 60 } 61 2 </pre>	>
Build Output		д 🔀
<pre>compiling stm32flxx hal_flash. compiling stm32flxx_hal_flash_ compiling system_stm32flxx.c compiling stm32flxx_hal_uart.c compiling stm32flxx_hal_exti.c assembling startup_stm32fl03xg compiling cortex_chipid_bindin lishing</pre>	c ex.c .s g.c	^
Program Size: Code=5788 RO-dat FromELF: creating hex file After Build - User command #1: ".\Output\TargetIC_Example.axf Build Time Elapsed: 00:00:16	a=360 RW-data=32 ZI-data=1192 fromelfbin -o "C:\Users\KingSea\Desktop\TargetIC_Example_Matrix_v1.03\MDK-ARM " - 0 Error(s), 0 Warning(s).	I\Ou1
<		>
	ST-Link Debugger	

①重新编译;

②源代码中的矩阵和 ICWKEY 中的设定是完全一样的;

③成功生成新固件(烧录档案)

1.5 PowerWriter 保存项目

PowerWriter1.0.0.1 [Build:2020-03-24 文件(E) 执行(E) 期間(H) 语言	18:25:44]		– 🗆 X		
	V () ()		2		
照 烧录器设置 🚳 选项字节 📮	Program Memory				
ADDRESS 00 01 02 03 04 05	06 07 08 09 0A 0B 0C	OD OE OF TEXT	□ Flash 映射(全/反选): 擦除选中 ▼		
0x08000000 C8 04 00 20 45 01 0x0800010 35 13 00 08 CD 01 0x0800010 35 13 00 08 CD 01 0x0800010 3D 03 00 08 00 00 0x0800010 3D 03 00 08 00 00 0x0800010 3D 03 00 08 00 00 0x0800010 3D 03 00 08 50 00 0x0800010 SF 01 00 08 5F 01 0x08000100 SF 01 00 08 5F 01 <t< td=""><td>$\begin{array}{cccccccccccccccccccccccccccccccccccc$</td><td>12 00 08 00 00 00 13 00 08 13 00 08 01 00 08 00</td><td>□ 0001 地址:0x08000000 大小:2 KB □ 0011 地址:0x08001800 大小:2 KB □ 0021 地址:0x08001000 大小:2 KB □ 0031 地址:0x08001800 大小:2 KB □ 0031 地址:0x08002000 大小:2 KB □ 0001 地址:0x08002000 大小:2 KB □ 00051 地址:0x08002000 大小:2 KB □ 00051 地址:0x08003000 大小:2 KB □ 00051 地址:0x08003000 大小:2 KB □ 00051 地址:0x08005000 大小:2 KB □ 0001 地址:0x08005000 大小:2 KB □ 00101 地址:0x08005000 大小:2 KB □ 0101 地址:0x08005000 大小:2 KB □ 0111 地址:0x08007000 大小:2 KB □ 0111 地址:0x08009000 大小:2 KB □ 0111 地址:0x080000000 大小:2 KB<!--</td--></td></t<>	$ \begin{array}{cccccccccccccccccccccccccccccccccccc$	12 00 08 00 00 00 13 00 08 13 00 08 01 00 08 00	□ 0001 地址:0x08000000 大小:2 KB □ 0011 地址:0x08001800 大小:2 KB □ 0021 地址:0x08001000 大小:2 KB □ 0031 地址:0x08001800 大小:2 KB □ 0031 地址:0x08002000 大小:2 KB □ 0001 地址:0x08002000 大小:2 KB □ 00051 地址:0x08002000 大小:2 KB □ 00051 地址:0x08003000 大小:2 KB □ 00051 地址:0x08003000 大小:2 KB □ 00051 地址:0x08005000 大小:2 KB □ 0001 地址:0x08005000 大小:2 KB □ 00101 地址:0x08005000 大小:2 KB □ 0101 地址:0x08005000 大小:2 KB □ 0111 地址:0x08007000 大小:2 KB □ 0111 地址:0x08009000 大小:2 KB □ 0111 地址:0x080000000 大小:2 KB </td		
固件名称	开始地址 结束地址	固件大小 CRC32 ①			
TargetIC_Example.bin	0x08000000 0x08001823	6180(6.04KB) 0x66347683			
			▶ 添加Rand 应用固件		
			1998年1999年1999年1999年1999年1999年1999年1999		
1芯工坊科技(深圳)有限公司,版权所有					

①添加刚生成的固件;

②应用固件。



将项目设置和固件下载到 PowerWriter 烧录器。



1.6 离线烧录目标芯片

每执行一次烧录, ICWKEY 会将剩余授权次数减一, OLED 屏幕会同步更新显示



1.7 验证烧录

范例程序功能为 LED 闪烁,如果将目标芯片程序读出直接烧录到另外一个芯片, LED 不会闪烁, UID 保护生效。

2 安全机制

2.1 ICWKEY 自身的安全性

ICWKEY 使用的安全机制:

1, ICWKEY 主控芯片采用 ST 高阶芯片开发, 开启了 2 级读保护, Debug 功能(JTAG & serial wire)已经永久禁用, 芯片内的数据无法被外部调试器读出;



创芯工坊科技(深圳)有限公司 ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD.

2, ICWKEY 与 PC/PowerWriter 的通讯采用 AES 加密,内置防暴力破解策略,从外部无法枚举出密钥;

3, ICWKEY 内置了 UID 高阶加密算法,即使程序被暴力破解被盗,也无法在其他同型号芯片上运行;

4, PowerWriter 同样设置了授权次数,单独破解 ICWKEY 并不能去除授权次数限制;

5,授权次数信息有备份区,授权过程中如果掉电,剩余授权次数不会丢失或重置;

6,授权次数信息的存储地址有做寿命管理,不用担心因为授权次数的频繁更新,导致内部 flash 擦写次数寿命耗尽。

7, ICWKEY. exe 采用 c++ 11 开发,内部代码采用了大量的检测技术,Hash/加密关键数据,用于检测内存中的 软件数据是否被读取,篡改等异常操作,采用商业保护软件加密,做了大量的逆向分析检测,多层防护。

2.2 UID 向量矩阵加密(Matrix)介绍

这是一种常见的加密算法,基于目标芯片内的 unique chip ID,与用户自定义的 Key 进行加减乘除,与或非 异或等运算后,计算出一组授权密钥,存储到芯片内,芯片运行时使用同样的计算方式验证授权密钥是否正确, 运算符负荷和资源开销非常小,效率非常高。市面上常见的烧录器 UID 矩阵加密,只能提供少数几组固定矩阵, ICWKEY. exe 可以随机生成矩阵,用户也可以手动修改矩阵,完全无法被枚举出来,下图是一组示例:

```
向量矩阵加密算法编辑器
                                                                                                     X
//The following code may warn in KEIL(MDK), ignore it
static void ChipUIDAlgo(char pUserID[], char pChipID[], char pKey[])
{
      pKey[0] = pChipID[0] & pUserID[0] * pChipID[8] | pUserID[8];
                                                               pUserID:用户自定义的Key
      pKey[1] = pUserID[10] * pChipID[5] * pChipID[8] - pUserID[10] ;
                                                               pChipID:芯片内置的unique chip ID
      pKey[2] = pChipID[4] * pChipID[2] * pUserID[4] - pChipID[5] ;
      pKey[3] = pChipID[11] & pUserID[5] ^ pUserID[5] | pChipID[4]; pKey:计算出来的密码
      pKey[4] = pUserID[8] ^ pChipID[8] | pChipID[4] + pChipID[2];
      pKey[5] = pChipID[6] ^ pUserID[7] + pChipID[2] | pUserID[6] ;
      pKey[6] = pChipID[3] + pUserID[4] ^ pChipID[1] * pChipID[1];
      pKey[7] = pUserID[8] * pUserID[8] | pUserID[2] * pChipID[4] ;
      pKey[8] = pUserID[6] - pChipID[8] * pChipID[6] + pUserID[8];
      pKey[9] = pChipID[11] | pUserID[5] + pChipID[4] ^ pUserID[5];
      pKey[10] = pChipID[2] + pChipID[4] - pUserID[7] & pChipID[7];
      pKey[11] = pChipID[6] + pChipID[5] | pChipID[0] - pUserID[4];
J
 自定义修改说明
  对自动生成的结果不满意? 可以这样操作: 选中 pChipID[x](如pChipID[2]), pUserID[x] (如 pUserID[3]), 任意
  运算符 ( ^| & + - * )中的一个, 将会自动弹出修改列表.(操作方法:鼠标拖拉选中)
                                                              导出源码
                 随机生成
                                        检查代码
                                                                                   编译并保存
```



2.3 UID 椭圆曲线数字签名(ECDSA)介绍

椭圆曲线加密算法(Elliptic Curve Cryptography),简称 ECDSA,是基于椭圆曲线数学理论实现的一种非对称加密算法。相比 RSA, ECDSA 优势是可以使用更短的密钥,来实现与 RSA 相当或更高的安全。安全性远比向量矩阵加密高,但是运算负荷和资源消耗大,内置算法采用纯软件方式,目标芯片验证签名时间较长,芯片 64MHz 主频验签耗时约 0.6s,芯片 SRAM 堆栈需要设置到 12Kbytes(代码有使用动态内存分配),这是一种更高的代价获得更高安全性的选择。



2.4 如何开发自定义加密算法

如果开发者希望使用 ICWKEY 开发自定义加密算法,请联系我们(cs@icworkshop.com)。我们可提供 SDK, SDK 实现了必要的通讯协议,开发者只需要设置自己的项目名称和通讯密钥,重写授权函数即可。

4 7



Project 🛛 🕂 🛽	UserConfig.h		
usbd_conf.c usbd_desc.c usbd_desc.c usbd_cdc_if.c stm32g4xx_it.c stm32g4xx_hal_n	54 * 0) 55 */ 56 57 58 //	WorkShop Safety Licer	nee Shield Default device information ####################################
Drivers/STM32G4xx_I Drivers/CMSIS Divers/CMSIS Divers/USB_D DID DLED DLED	60 ⊟/** @defgroup DEFAULT_DEVICE_INFO 61 * @brief These default messa 62 * In particular, thes 63 * External computers 64 * @() ages, as factory setti se three parameters ((or burners must also	ings, determine the initial behavior of the device §ref DEFAULT_project,@ref DEFAULT_Key,@ref DEFAULT_Iv) are necess have the same settings to communicate with them
MemoryArchitecture MemoryArchitecture MemoryArchitec	66 #define DEFAULT_FirstConfig 67 #define DEFAULT handler	true 0	<pre>/*This is the first configuration after production*/ /*Initial communication handle*/</pre>
UART_Protocol	68 #define DEFAULT_project 69 #define DEFAULT_KEY 70 #define DEFAULT_IV	"ICWorkshop" {0x30,0x31,0x32,0x {0x46,0x45,0x44,0x	/*Initial project name*/ x33,0x34,0x35,0x36,0x37,0x38,0x39,0x41,0x42,0x43,0x44,0x45,0x46} x43,0x42,0x41,0x39,0x38,0x37,0x36,0x35,0x34,0x33,0x32,0x31,0x30}
UART_Protocol_C	71 #define DEFAULT_Sn 72 #define DEFAULT_licEnable 73 #define DEFAULT_uidLimitEnable	0x00000001 enable disable	/*Product serial number:0x00000000-0xffffffff*/ /*Enable authorization by default*/ /*Uid range limit off by default*/
inc	74 #define DEFAULT fwUpdateEn 75 #define DEFAULT fwExtDatWriteEn 76 #define DEFAULT fwExtDatReadEn	disable enable enable	<pre>/*Default enable upgrade firmware*/ /*The default enable writes extended data from outside as /*Default enable read extended data*/</pre>
UserConfig	77 <u>#define DEFAULT logEnable</u> 78 <u>#define DEFAULT licTotal</u> 79 <u>#define DEFAULT ConfigTimeLeft</u>	enable 10 0xffff	<pre>/*Default enable to read log data*/ /*Default authorized quantity*/ (*Default configurable times*/</pre>
UserConfig.h	80 81 82 - /**	UATIT	/ perdate configurable cimes /
	00 T + 21		

①用户配置文件;

②设置项目名称和通讯密钥;

③设置授权次数

Project 🛛 🕂 🗵	UserConfig.h
🖃 🍄 Project: IF_UKEY	32 /* Includes*/
🖃 🚂 IF_UKEY	33 #include "UserConfig.h"
Application/User	34
Drivers/STM32G4vy HAL Driver	35 白 / * *
	36 * @brief This function generates license data based on the input chip ID
te Drivers/CMSIS	37 * @note This function is the most important function
🕀 🛄 Middlewares/USB_Device_Library	38 * @param uid_data Unique chip ID data received
🗄 🧰 OLED	39 * @param uid_size Unique chip ID size received
MemoryArchitecture	40 * @param lic_data License data generated
	41 * @param lic_size License data szie
	42 * @retval License generation status
🕀 🛄 sissdk/inc	43 - */
🗄 🛅 sissdk/src	44weak bool GenerateLicense(uint8 t *uid_data,uint16 t uid_size,uint8 t *lic_data,size_t *lic_size)
mbedtls/inc	
mbedtls/src	
The the second	47 memcpy(lic_data,uid_data,uid_size); 里与授权算法函数:GenerateLicense
🖃 /	48 *IIC_SIZE=UId_SIZE;
🕀 🛄 UserConfig.c	49 //
UserConfig.h	50 return true;
CMSIS	51 7
	54

2.5 安全优化的 UID 授权使用范例

通常情况下,要破解固件,目标芯片的 chip ID 地址和 UID 授权的存放地址是破解入口,可以用来定位 UID 校 验函数的位置,我们提供的 UID 授权使用范例程序进行安全性能的优化,编译后的固件中不会明文出现这两个关键信息。



3 软件功能详细介绍

软件界面截图

ICWKEY v1.00				
z件(F) 执行(E)	帮助(H) 语言(L)			
通讯设定				
项目名称	SafeLic_43709995	选择设备	COM18	
密码(L->H)	*********	****	刷新设备	回心上功安全授权值(ICWKW)用户手册,可以通过采单->帮助->用户手册 打开用户手册文档。
向量(L->H)	*************************	****	● 断开连	接 A
项目配置				前创植工坊
设备配置 UID貨	铁 日志信息			创芯工坊科技(深圳)有限公司 网址: https://www.icworkshop.com
新项目名称	SafeLic_43709995			电话: 400-1568-598
新密码(L->H)	********************	*****		田府相: cz@icworkshop.com
新向量(L->H)	**********************	*****		
设备序列号 0	x 00000000000156		能授权工具	
UID最小值(含)0	00000000000000000000000000000000000000	☑ źti	许固件升级	
UID最大值(含)0	00000000000000000000000000000000000000	□限制	间UID授权范围	
授权数量	1000	⊠hi	并更新UID算法	
可配置次数	10	⊠开⊮	3日志记录	04/01-16:00:38:554> 侦测到有设备插入 04/01-16:01:45:292> 加载成功: SafeLie_43709995. uprj
实际剩余配置次数	数 9	读取	则目标配置	04/01-16:01:47:657> 启动设备酉欧 04/01-16:01:47:767> 酉改式成功
几冬 南郊				04/01-16:01:47:800>成功读取目标设备配置,项目代号:SafeLio_ 43709995 反利导:0+000000000000155 W版本:+1 00 W版本:+1 00 W
又再史利		é ann de l		权总数:10000,剩余授权数里:999,剩余可配置次数:9,UID算法:向里矩阵加
凹坡電貨店店		+更新		密(Matrix)

3.1 菜单

1. 文件

新建项目/加载项目/保存项目/项目另存为,项目内容包含设备配置和 UID 算法,项目文件加密存储

退出:关闭软件

CW8	CEY v1.00			SafeLic_0B3BB2CF.u	iprj*
文件(E)	执行(E)	帮助(H)	语言(<u>L</u>)		
通讯设	定				
项目	名称	ICWork	(shop	选择设备	~
密码	(L->H)	*****	*****	****	刷新设备
向里	(L->H)	*****	*****	*****	● 连接设备

打开的项目名和路径信息将显示在标题栏,如果有未保存的修改,将出现"*"提示。

- ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD
- 2. 执行

默认通讯设定:使用默认的通讯设定,其设定和 ICWKEY 出厂设置一致,项目名称=" ICWorkshop",

新密码=30313233343536373839414243444546,新向量=46454443424139383736353433323130;

启用项目通讯设定:通讯设定采用项目配置窗口中的新项目名称&新密码&新向量;

项目保存并更新:弹出项目保存对话框,保存完项目文件后,将项目内容下载到 ICWKEY;

3. 帮助

官方网站/许可协议/用户手册,用户可以从中获得帮助信息;

4. 语言

23.20.20.00

简体中文/英语,实现中英文切换;

创芯工坊科技(深圳)有限公司

3.2 通讯设定

项目代号	ICWorkshop	选择设备	COM12 ~
密码(L->H)	*******************	*****	刷新设备
向 <mark>里(L->H</mark>)	******	****	● 连接设备

软件和 ICWKEY 建立通讯必需的通讯参数,点击"连接设备"按钮,实现和 ICWKEY 的连接/断开,请留意 ICWKEY OLED 屏幕上面显示的项目名称是否一致。

3.3 项目配置->设备配置

设备配置 UID算法	5 日志信息		
新项目名称	SafeLic_8E78C1F4		
新密码(L->H)	***************		
新向量(L->H)	*******	****	
设备序列号 Ox	00000000000143	□ □ 使能授权工具	
UID最小值(含) 0x	000000000000000000000000000000000000000	☑允许固件升级	
UID最大值(含) <mark>0</mark> x	000000000000000000000000000000000000000	□限制UID授权范围	
授权数里	10000	☑允许写入UID算法	
可配置次数	10	☑开启日志记录	
实际剩余配置次数	5	读取目标配置	

新项目名称&新密码&新向量:应从 PowerWriter. exe 复制过来;

设备序列号: ICWKEY 的产品序列号, 每完成一次 ICWKEY 更新, 序列号自动加一, 用户可手动更改;

UID 最小值&UID 最大值: 当使能"限制 UID 授权范围"时候有效,用户可以通过此功能设定 ICWKEY 只能对此 UID 范围内的芯片进行授权。

授权数量: ICWKEY 最多能够进行多少次烧录授权;

可配置次数:用户可以决定 ICWKEY 的可配置次数,新的设定必须比实际剩余配置次数小才有效;

实际剩余配置次数:只读项,从连接着的 ICWKEY 中获取;

使能授权工具:开/关授权功能;

允许固件升级:开/关固件升级,如果有更新的固件,当软件连接到 ICWKEY 后会提示用户是否需要升级;

限制 UID 授权范围:开/关限制 UID 授权范围功能;

允许写入 UID 算法:开/关写入 UID 算法功能;

开启日志记录: 开/关日志记录,日志记录信息只包括授权总数,已用次数,成功次数,失败次数,未知错误; 读取目标配置:执行一次读取 ICWKEY 内的项目配置

3.4 项目配置->UID 算法

UID加密算 回 向 里矩	生 大 加密(Matrix) 〇 椭圆	曲线密码(ECC)	〇用户自定义	
向重矩阵力	密(Vector)			
密钥长度	12 ~ chipID长f	雙 12 ~ ~	端序模式 Littile-e	endiar ~
随机生成	(ey 0xCF61A922	0x778B0730	0xC6F177ED]
	编辑UID代码	马(修改设置需要重新	新编辑)	

用户可以选择一种 UID 加密算法,并进行详细配置。

3.5 项目配置->日志信息

日志信息		-		
授权总数	10000	」已用次数	11	
成功次数	11] 失败次数	0	
未知错误	0]		
	606 读取日志			
测试授权				

提供读取日志和测试授权功能。

4 UID 授权目标芯片使用范例

范例程序基于 STM32CubeMX 开发,方便开发者二次移植。

4.1 向量矩阵加密(Matrix)目标芯片程序范例

范例路径: TargetIC_Example\TargetIC_Example_Matrix_v1.03

Project	д 🛛
🖃 🍕 Project: TargetIC_Example	-
🗄 鯞 TargetIC_Example	
🖨 🦾 Application/User	
🕀 🔝 main.c 🚺	
😟 📄 stm32f1xx_it.c	
🗄 📄 stm32f1xx_hal	_msp.c
🕀 📴 Drivers/STM32F1xx	_HAL_Driver
🕀 🧮 Drivers/CMSIS	
😑 🦾 cortex_chipid_bind	ding
🕀 📄 cortex_chipid_	binding.c 🙆
cortex chipid	binding.h

①在 main.c 中演示了如何进行初始化和调用 UID 校验。



②cortex_chipid_binding.c&cortex_chipid_binding.h是由 ICWKEY.exe 自动生成,实现授权密钥的验证;

main.c		
91		
92	<pre>/* Initialize all configured peripherals */</pre>	
93	MX_GPIO_Init();	
94	MX_TIM1_Init();	
95	MX_USART2_UART_Init();	
96	/* USER CODE BEGIN 2 */	
97	//Initial Chip	
98	ChipUIDInitial();	
99	/~ USER CODE END 2 */	
100		
101		
102		
103	/* Infinite loop */	
104	/* USER CODE BEGIN WHILE */	
105	while (1)	
106 🛱	{	
107	/* USER CODE END WHILE */	
108		
109	/* USER CODE BEGIN 3 */	
110	//Check in your code	
111	if(ChipUIDAlgo_Check()) 2	
112 🖯	1	
113	//ok	
114	HAL_GPIO_TogglePin(LED1_GPIO_Port, LED1_Pin);	
115	HAL_GPIO_TogglePin(LED2_GPIO_Port, LED2_Pin);	
116	HAL_Delay(300);	
117 -	3	
118	else	
119 년		
120	//false	
121	HAL_GPIO_WritePin(LED1_GPIO_Port, LED1_Pin, GPIO_PIN_RESET);	
122	HAL_GPIO_WritePin(LED2_GPIO_Port, LED2_Pin, GPIO_PIN_RESET);	
123	3	
124 -		
125 -	3	

①在进行 UID 校验之前必须先调用 ChipUIDInitial 函数,该函数用于获取当前芯片的 unique chip ID;

②校验 UID 授权,此函数是内联的,用户可以在程序多个位置进行调用。

注意事项**:**

1,因为 ICWKEY 只负责授权,并不理会是什么目标芯片, cortex_chipid_binding.h 中芯片 chip ID 的存储地 址和 UID 授权的存储地址,必须和实际一致,需要用户手动修改;

2, 需要特别注意, STM32 有部分型号 chip ID 的存储地址不是连续的, 用户需要额外进行处理。

4.2 椭圆曲线数字签名(ECDSA)目标芯片程序范例

范例路径: Examples_for_mdk\TargetIC_Example_ECDSA_v1.03



roject	 д	x
∃ 🍕 Project: TargetIC_Example		
🗄 ᇶ TargetIC_Example		
🖨 🗁 Application/User		
🕀 🔝 main.c 🚺		
⊕ 📄 stm32f1xx_it.c		
🗄 📄 stm32f1xx_hal_msp.c		
🗉 🛅 Drivers/STM32F1xx_HAL_Drive	r	
Drivers/CMSIS		
⊕ 🛄 sissdk/inc		
🕀 🛅 sissdk/src 🛛 🙆		
🕀 🧰 mbedtls/inc		
🕀 🧰 mbedtls/src		
	8	
cortex chipid binding.c	0	
cortex chipid binding.h	0	

①在 main.c 中演示了如何进行初始化和调用 UID 校验;

②ECDSA 需要的库文件,也提供了 CRC, ARS 等其他功能;

③cortex_chipid_binding.c&cortex_chipid_binding.h是由 ICWKEY.exe 自动生成,实现授权密钥的验证;

除了向量矩阵加密的注意事项,还需要额外注意:

1)将栈设置为>=4KB,堆设置为>=8KB,这是一个安全的数值,ECDSA对RAM堆栈的需求较大;

2) Keil 环境下必须参考范例,在 Option->C/C++->Include Paths 导入必需的附加路径;

3) ECDSA 包含文件很多,不用刻意去删除掉一些文件,虽然都会被编译,但链接时未使用的文件不会被链接进去,这些文件中还包含 CRC 校验, AES 加解密库,给开发者提供更多的帮助。

5 注意事项

5.1 导出的 UID 授权算法源代码必须根据目标芯片进行修改

ICWKEY. exe 导出的源代码必须根据目标芯片实际情况进行修改,在 cortex_chipid_binding. h 中修改 3 个地方:

#define	UID_CHIP_MASK	0x1155282C	//Random generation
#define	UID_CHIP_SIZE	12	//ChipID Size



#define UID CHIP ADDR

(Ox1FFFF7E8^{UID_CHIP_MASK}) //ChipID Inner Addr in chip

#define UID_KEYADDR_INNER

 $(0x0800FF80^UID_CHIP_MASK)$ //Key Store Addr In flash

解释:

UID_CHIP_SIZE=Chip ID 的长度,通常都是 12bytes;

UID_CHIP_ADDR=Chip ID 在芯片中的存储地址,需要通过查看芯片厂家的数据手册获得;

UID_KEYADDR_INNER=加密算法生成的授权密钥存放在芯片中的物理地址,烧录器负责将授权密钥烧录到此地址,这个地址由用户自己决定。

UID_CHIP_MASK=ICWKEY. exe 每次导出源码时生成的随机数,起到混肴的作用,固件中不会明文出现芯片的 chip ID 地址和 UID 授权地址,增加了被破解的难度。

序列号设置	数重设置	豊和芯片检 浴	则信号输出	控制 UI	D加密设置		
请选择加密	函模式:	IcwKey搒	枫			~	
1IcwKey模	快授权	-					
密 码:	******	******	*****	****	随相	随机生成	
初始向量:	*****	******	*****	****			
项目名称:	SafeLic_	43709995	授权地址	0x0800	FF80 保存	字配置	

Chip ID 在芯片中的存储地址,请参考 "Power Writer 用户参考手册 RM0001.pdf"的 "Power Writer UID 地址对照表格",下表仅列出部分型号供用户参考,实际开发时应以芯片厂家官方手册为准。

芯片类型	芯片系列	UID长度(字节)	UID 起始地址
STM32	STM32F0XX	12	0x1FFFF7AC
	STM32F1XX	12	0x1FFFF7E8
	STM32F2XX	12	0x1FFF7A10
	STM32F3XX	12	0x1FFFF7AC
	STM32F4XX	12	0x1FFF7A10
	STM32F7XX	12	0x1FF07A10 (F72XX/F73XX)
			0x1FF0F420(F74XX/F75XX/F76XX/F77XX)
	STM32GOXX	12	0x1FFF7590
	STM32G4XX	12	0x1FFF7590
	STM32H7XX	12	0x1FF1E800
	STM32LOXX	12	0x1FF80050
			Offset 0x00:UID[31:00]



			Offset 0x04:UID[63:32]
			Offset 0x14:UID[95:64]
ſ	STM32L1XX	12	0x1FF80050(Cat.1&Cat.2)
			0x1FF800D0(Cat.3&Cat.4&Cat.5&Cat.6)
			Offset 0x00:UID[31:00]
			Offset 0x04:UID[63:32]
			Offset 0x14:UID[95:64]
	STM32L4XX	12	0x1FFF7590
·	STM32L5XX	12	0x0BFA0590
ſ	STM32WB55XX	12	0x1FFF7590

32	
33	
34	/* Includes
35	<pre>#include "cortex chipid binding.h"</pre>
36	

cortex_chipid_binding.c中有放置一条警告,用来提醒用户必须确认芯片 chip ID 地址和授权地址是否设置 正确,如果用户觉得多余,可以屏蔽它。

5.2 务必保管好项目文件和密码

电脑通过 ICWKEY. exe 加载项目文件(*. upr j)才能连接和配置 ICWKEY, 打开项目文件需要密码, 所以务必保管 好项目文件和密码, 否则 ICWKEY 无法再次配置。

5.3 UID 授权在芯片中的存储位置不能和用户代码区重叠

PowerWriter 烧录时会将 UID 授权密钥烧录到设定的授权地址,如果此地址区间已有用户的代码或数据,将被覆盖,可能导致程序运行异常,用户可以采用两种方式来避开此问题:

1,将授权地址设定在芯片存储空间的末尾位置,并且确保用户的代码或数据不会占用到此地址空间,

举例:芯片有 1024KB 空间,用户程序空间只有 1000KB,末尾的 24KB 是未使用空间的,可以将授权地址设置



在此空间。

缺点:用户必须清楚自己的程序大小,确保授权地址是在未使用空间,比较合理的做法参考如下:

TMicroelectronics STM32F103RG Xtal (MH2): 64.0 ARM Compiler: Use default compiler version 5 ▼ ARM Compiler: Use default compiler version 5 ▼ ARM Compiler: Use default compiler version 5 ▼ Use Cross-Module Optimization ▼ Use Circos-Module Optimization ♥ Use Circos-Modul	wice Target Output Listing User C/C+	++ Asm Linker Debug Vtilities
Xtal (MH2): 64.0 ARM Compiler: Use default compiler version 5 ▼ Operating system: None ▼ System Viewer File: □ Use Cross-Module Optimization STM32F103xx svd □ □ Use Custom File □ Use MicroLIB Big Endian If Use Custom File □ Read/Write Memory Areas Big Endian default off-chip Start Size Startup □ ROM1: □ □ RAM1: □ □ ROM2: □ □ RAM3: □ □ IROM1: □ ○ RAM3: □ □ IROM1: □ ○ 024KB On-chip □ IROM2: □ □ IRAM2: □ □ IRAM2: □ □ □ 0K Cancel Defaults Help	STMicroelectronics STM32F103RG	
Operating system: None System Viewer File: □ STM32F103xx.svd □ Use Custom File □ Read/Only Memory Areas □ default off-chip Stat Size Statup RoM2: □ □ ROM3: on-chip ○ □ ROM1: □ ROM2: □ ROM1: □ ROM2: □ □ □ ROM2: □ □ □ ROM2: □ □ □ RAM3: □ □ □ RAM3: □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □	Xtal (MHz): 64.0	ARM Compiler: Use default compiler version 5
System Viewer File: □ Use Cross-Module Optimization STM32F103xx.svd □ □ □ Use Custom File □ □ Use Custom File □ □ Bead/Only Memory Areas Gefault off-chip Start Size □ ROM1: □ □ Read/Write Memory Areas default off-chip Start Size Startup □ ROM2: □ □ □ ROM3: □ □ on-chip □ IRAM1: □ □ IROM2: □ □ □ IROM2: □ □ □ IROM2: □ □ □ OK Cancel Defaults Help ead/Only Memory Areas Gefault off-chip Start Size NoInit □ IROM2: □ □ IRAM2: □ □ □ IRAM2: □ □ □ □ IRAM2: □ □ □ IRAM2: □ □ □ <td>Operating system: None</td> <td>•</td>	Operating system: None	•
STM32F103xx.svd Image: Construct of the start size startup Use Custom File Read/Only Memory Areas default off-chip Start Size Startup RAM1: ROM2: C ROM3: C on-chip C IROM1: DX8000000 DX10000 C IROM2: C IROM1: Size Startup OK Cancel Defaults Help RAM2: IRAM1: Image: I	System Viewer File:	Use Cross-Module Optimization
Use Custom File Read/Only Memory Areas default off-chip Start Start Size Start Size ROM1: C ROM2: C ROM3: C on-chip C WIROM1: Dx8000000 Dx100000 C W IROM1: Dx8000000 DX100000 C W IROM1: Dx8000000 DX100000 C W IROM1: Dx8000000 DX Cancel Defaults Help	STM32F103xx.svd	🔽 Use MicroLIB 🗖 Big Endian
Read/Only Memory Areas default off-chip Start Size Startup ROM1: C ROM2: C ROM3: C on-chip 芯片的完整flash空间果 VI IROM1: 0x8000000 0x10000 C IROM2: C IROM1: 0x8000000 0x1: 0x100000 0x1: Cancel 0x1: C ROM1: C 0x1: Size Start Size 0x1: C 0x3: C 0x4 Cancel Defaults Melp	Use Custom File	-
default off-chip Start Size Startup □ ROM1: □ □ RAM1: □ □ ROM2: □ □ RAM2: □ □ ROM3: □ □ RAM3: □ □ □ ROM3: □ □ RAM3: □ □ □ ROM1: 0x8000000 0x100000 □ RAM3: □ □ □ IROM1: 0x8000000 0x100000 □ □ IRAM1: 0x20000000 0x18000 □ ■ IROM2: □ □ □ IRAM1: □ □ □ ■ OK Cancel Defaults Help ■ ■ ■ □ □ □ □ □ □ ■ ■ □ □ □ □ □ □ □ ■ ■ □ □ □ □ □ □ □ □ □ ■ ■ □ □ □ □ <td>Read/Only Memory Areas</td> <td>Read/Write Memory Areas</td>	Read/Only Memory Areas	Read/Write Memory Areas
□ ROM1: □ □ RAM1: □ □ □ ROM2: □ □ RAM2: □ □ □ ROM3: □ □ RAM2: □ □ □ ROM3: □ □ RAM3: □ □ on-chip む片的完整flash空间是 024KB 0.4KB000 □ □ □ IROM1: □ □ □ □ □ □ IROM2: □ □ □ □ □ ead/Only Memory Areas Gefault off-chip Start Size NoInit □ IROM1: □ □ □ □ □ ead/Only Memory Areas Gefault off-chip Start Size NoInit □ IROM1: □ □ □ □ □ ROM2: □ □ □ □ □ □ □ IROM3: □ □ □ □ □ □ IROM3: □ □ □ □ □	default off-chip Start Size Star	rtup default off-chip Start Size NoInit
□ ROM2: □ □ □ RAM2: □ □ □ ROM3: □ □ RAM3: □ □ □ ROM3: □ □ RAM3: □ □ □ ROM1: □ □ 0x8000000 □ <td< td=""><td>ROM1:</td><td>C 🗌 RAM1: 🔽 🗍</td></td<>	ROM1:	C 🗌 RAM1: 🔽 🗍
ROM3: 芯片的完整flash空间是 024KB on-chip IROM1: 0x8000000 0x100000 IROM2: C IRAM1: 0x20000000 0x18000 0K Cancel Defaults Help Read/Write Memory Areas 6ault off-chip Start Size Startup ROM1: C RAM2: Image: Colspan="2">Colspan="2">Colspan="2">Colspan="2">Read/Write Memory Areas ROM1: C RAM2: Image: Colspan="2">Colspan="2"Col	ROM2:	C RAM2:
on-chip 芯片的完整flash空间是1024KB IROM1: 0x8000000 0x100000 IROM2: C IRAM1: 0x20000000 0x18000 0K Cancel Defaults Help ead/Only Memory Areas Melp Fead/Write Memory Areas Help ead/Only Memory Areas Size Start Size Nolnit ROM1: C RAM1: Image: Control of the start Size Nolnit ROM2: C Image: Control of the start Size Nolnit Image: Control of the start Size Nolnit IROM3: C RAM3: Image: Control of the start Image: Control of the start <td>□ ROM3:</td> <td></td>	□ ROM3:	
IROM1: 0x8000000 0x100000 ① IRAM1: 0x20000000 0x18000 IROM2: IRAM2: IRAM2: IRAM2: IRAM2: IRAM2: IRAM2: 0K Cancel Defaults Help ead/Only Memory Areas Fault off-chip Start Size Size fault off-chip Start Size Start Size Nolnit ROM1: C RAM1: IRAM1: IRAM2: IIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIII	on-chip 芯片的完整flash空	间是1024KB
IROM2: OK Cancel Defaults Help OK Cancel Defaults Help ead/Only Memory Areas Size Start Size Nolnit ROM1: C RAM1: C RAM1: C ROM2: C RAM1: C RAM1: C ROM3: C RAM3: C RAM3: C IROM1: Dx8000000 Dx0FA000 C IRAM1: Dx20000000 Dx18000	IROM1: 0x8000000 0x100000 0	
OK Cancel Defaults Help ead/Only Memory Areas fault off-chip Start Size Startup Read/Write Memory Areas default off-chip Start Size Nolnit ROM1: C RAM1: □ □ □ ROM2: C RAM2: □ □ ROM3: C RAM3: □ □ VIROM1: 0x8000000 0x0FA000 ⓒ IRAM1: 0x20000000 0x18000	IROM2:	C IRAM2:
OK Cancel Defaults Help ead/Only Memory Areas Read/Write Memory Areas Help ead/Only Memory Areas Read/Write Memory Areas Help ead/Only Memory Areas default off-chip Start Size ault off-chip Start Size Startup Help ROM1: C RAM1: □ ROM2: C RAM2: □ ROM3: C RAM3: □ Gradp DotoFA000 IRAM1: Dx20000000 Dx18000	L	
OK Carlos ead/Only Memory Areas iault off-chip Start Size Nolnit RAM1: Size Nolnit RAM2: Start Size RAM3: Start		Circuit D.Circles Vila
ead/Only Memory Areas fault off-chip Start Size Startup ROM1: C C RAM1: Size Nolnit ROM2: C C RAM2: C C RAM3: C C C RAM3: C C C C RAM3: C C C C C C C C C C C C C C C C C C C	40	Lancei Delaults Aelp
ead/Only Memory Areas fault off-chip Start Size Startup ROM1: C C RAM1: C RAM1: C RAM1: C C RAM2: C C RAM2: C C RAM3: C C C RAM3: C C C RAM3: C C C C C C C C C C C C C C C C C C C		
ROM1: C □ RAM1: □ ROM2: C □ RAM2: □ ROM3: C □ RAM3: □ ROM1: □ ○ □ RAM3: □ ROM3: ○ ○ □ RAM3: □ ROM1: □ ○ □ □ ROM1: □ ○ □ □ ROM1: □ □ □ □ IROM1: □ □ □ □	ead/Only Memory Areas	Read/Write Memory Areas
ROM1: C C RAM1: C C ROM2: C RAM2: C C ROM3: C RAM3: C C ROM1: 0x8000000 0x0FA000 C IRAM1: 0x20000000 0x18000		
ROM2: C L RAM2: L ROM3: C L RAM3: L 容易修改为1000K, build时如果溢出将报错 G RAM3: L マ IROM1: 0x8000000 0x0FA000 IRAM1: 0x20000000 0x18000		
ROM3: RAM3: 容易修改为1000K, build时如果溢出将报错-chip ✓ IROM1: 0x8000000 0x0FA000 ○ IRAM1: 0x20000000 0x18000	ROM2:	
✓ IROM1: 0x8000000 0x0FA000 (*) I IRAM1: 0x20000000 0x18000 □	ROM3:	
	容量修改为100K huid的加电。	

优点:如果芯片通过 PowerWriter 烧录过一次,则 UID 密钥/证书将一直保存,用户调式程序时候不会将其覆盖或者擦除掉,保证调试时候 UID 校验始终是通过的,注意调试器的设定,应选择"块擦除",不能选择"整片擦除"!

创芯工坊科技(深圳)有限公司 ICWORKSHOP TECHNOLOGY (SHENZHEN) CO., LTD.

C Erase Full C Erase Sec C Do not Er	Chip tors I✓ Program I✓ Verify ase ☐ Reset and R	un RAM for	0x20000000	Size: 0x0800
ogramming Algorithm –	1 1			

2,在程序中预留存放 UID 授权的数组空间,只需在代码中将 UID_KEYADDR_PLACEHOLDER_EN 的定义由 0 改成 1 即可实现;

cort	ex_chipid_binding.h
71	If you define placeholders at the tail of the store, you may fail to compile
72	because the compiler will automatically add some more information at the tail,
73	which may cause the ROM range to be exceeded: "Load region LR_IROM1 size(xxxx) exceeds limit(xxxx)",
74	At this time, you need to make the address of the placeholder smaller
75	-*/
76	<pre>#define UID_KEYADDR_PLACEHOLDER_EN 1 //Key Store Addr In Flash Enable/Disable Placehold</pre>
77	/* Function stylist anim*/
1	cortex chipid binding.c
ា	16 L
5	17 □ #if UID_KEYADDR_PLACEHOLDER_EN
5	/8 //Place a placeholder for the Key storage address
5	/9 const static char KeyInfo[UID KEY LENGTH] attribute ((at (UID KEYADDR INNER^UID CHIP MASK)));
8	10 #endif

如果用户使用此功能,则建议将 UID 授权的存放地址设置为 flash 地址空间中靠前的位置;

缺点:数组内容为空,调试时 UID 校验会失败,有两种解决方法:

1) 调试时屏蔽 UID 校验,最终发布 release 版本时再开启 UID 校验;

2)预先知道授权内容,填入到数组,调式时可以确保当前目标芯片校验通过,release时不用再额外处理。 可以先用 PowerWriter+ICWKEY 烧录一次芯片,再回读数据,找到授权地址,获得当前芯片的授权密钥。或者 使用 ICWKEY.exe 的测试授权功能,能够快速知道授权密钥的具体数据。

测试授权		10:31:40.561> 发送 chipID
Chip ID(L->H) 0x 352DDA054348393242510543	1 测试授权	size:12, data:0x35, 0x2D, 0xDA, 0x05, 0x43, 0x48, 0x39, 0x32, 0x42, 0x51, 0 x05, 0x43, 10:31:40.686> 授权成功, 返回License size:12, data:0x4E, 0x00, 0x77, 0xE7, 0x75, 0x7F, 0x5E, 0x6C, 0xFD, 0x33, 0 x7C, 0xDF,

优点:不用担心烧录器烧录 UID 授权数据会破坏程序或数据。

6 常见问题

6.1 USB 驱动安装不成功

如果电脑操作系统是 WinXP, Win7 或 Win8, 且非官方原版, 而是 ghost 镜像或者精简系统, 可能会遇到安装 失败的问题, 可以在网络上搜索 "ST 虚拟串口驱动安装失败"获取解决方式, 下面是一个解决案例:

https://blog.csdn.net/oshan2012/article/details/84063946

不要选择与实际系统的不相符的驱动进行安装。

6.2 如何判断 PowerWriter 和 ICWKEY 连接成功

确保 ICWKEY. exe 和 ICWKEY 断开连接(未配对)的情况下, ICWKEY 插入 PowerWriter 的 USB 插座, 蜂鸣器滴滴 两声就表示连接成功。

6.3 如何确认数据已经正确烧录到目标芯片

当 PowerWriter 烧录成功后,绿色指示灯会亮,如果用户担心烧录的数据与期望的不一样,在芯片没有开启读 保护的情况下,可以使用 PowerWriter.exe 或者其他工具对目标芯片进行校验,或者回读数据观察数据是否和 原始档案一致

6.4 为什么加入了 UID 校验,程序调式时不能通过校验

UID 授权密钥是 PowerWriter 烧录进去的,调试时还没有授权数据,所以校验不能通过,解决方法参考 5.3 章

6.5 程序应该预留多大空间存放 UID 授权密钥

向量矩阵算法,授权数据不会超过 chip ID 的长度,通常是 12bytes;

椭圆曲线数字签名,授权数据不超过141bytes(当前版本是141bytes,不排除后续版本有更新)。

6.6 烧录失败的原因

1) 接线问题, 接线错误, 接线松动;

2) 配置出错,选择的芯片和目标芯片不一致;

创芯工坊科技(深圳)有限公司

3) PowerWriter 或 ICWKEY 设置的授权次数已耗尽;

4) 目标芯片已经关闭了烧录功能,比如 STM32 开启了二级读保护, JTAG & serial wire 已经被禁用;

5)目标芯片之前已经有烧录过程序,其程序上电立即将把烧录口烧录功能关闭,改成GPI0,这种情况需要将 目标芯片的复位脚引出来,让芯片在复位状态再执行烧录;

6) 烧录器供电不足,电压过低可能会导致烧录失败,比如老式台式机,机箱前面的 USB 口驱动电流会比后面的小。

6.7 烧录后二次回读或校验失败

可能是目标芯片已经开启了读保护。

7 联系我们

创芯工坊科技(深圳)有限公司

网址: www.icworkshop.com

电话: 400-1568-598

邮箱: <u>cs@icworkshop.com</u>

官网二维码

微信公众号







8 版本历史

版本	日期	说明	
V1.00	2020/3/6	首次发布	